

BUNDESREPUBLIK DEUTSCHLAND



Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen: 101 44 907.0

Anmeldetag: 12. September 2001

Anmelder/Inhaber: Infineon Technologies AG, 81669 München/DE

Bezeichnung: Sendeanordnung, insbesondere für den Mobilfunk

IPC: H 04 L, H 04 B

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 26. März 2004
Deutsches Patent- und Markenamt
Der Präsident
Im Auftrag

Kahle

Beschreibung

Sendeanordnung, insbesondere für den Mobilfunk

- 5 Die vorliegende Erfindung betrifft eine Sendeanordnung, insbesondere für den Mobilfunk.

10 Moderne, breitbandige Mobilfunksysteme setzen zum Erzielen einer höheren Bandbreite neben einer Phasenmodulation zusätzlich eine Amplitudenkomponente bei der Modulation ein, um den höheren Anforderungen an die Daten-Übertragungsraten gerecht werden zu können.

15 Derartige, lineare Modulationsverfahren, wie beispielsweise im Standard GSM EDGE, Global System for Mobile Communication, vorgesehen, stellen jedoch höhere Anforderungen an die Linearitätseigenschaften von Sende- und Empfangsanordnungen im Mobilfunk sowie an die Träger- und Seitenbandunterdrückung am Ausgang einer Sendeanordnung. Diese wiederum sind abhängig
20 von Fertigungstoleranzen, insbesondere Paarungstoleranzen der verwendeten Bauteile in einer Sendeanordnung.

25 Quadraturmodulatoren in Sendeanordnungen für den Mobilfunk, denen beispielsweise ein komplexes Basisbandsignal zuführbar ist, welches auf eine Trägerfrequenz aufmoduliert wird, erfordern ein Lokaloszillatorsignal, welches ebenfalls aus zwei um 90° zueinander verschobenen Komponenten besteht. Abweichungen von der Signalorthogonalität, das heißt von der Phasenverschiebung von 90° des Trägersignals, führen, beispielsweise aufgrund von zu großen Paarungstoleranzen der Bauteile
30 in einem vorgeschalteten Frequenzteiler, zu einer zu geringen Seitenbandunterdrückung im Frequenzmischer beziehungsweise im IQ-Modulator.

35 Weiterhin verursachen Offsetspannungen im Basisbandsignal, die beispielsweise aufgrund von Fehlanpassungen der verwendeten Bauelemente entstehen können, eine zu geringe Trägerunter-

drückung im Mobilfunksender. Die Trägerunterdrückung kann aufgrund unzureichender Isolation zwischen Lokaloszillator-Signaleingang und Signalausgang des Modulators, welche ein Übersprechen des Trägersignals auf den Modulatorausgang bedingt, zusätzlich verschlechtert sein. Zu geringe Träger- und Seitenbandunterdrückungen jedoch erzeugen einen Phasenfehler im digital modulierten Ausgangssignal der Sendeordnung.

In dem Dokument M. Faulkner, T. Mattsson, W. Yates "Automatic Adjustment of Quadrature Modulators", Electronics Letters, 31st January 1991, Vol. 27 No. 3, pp. 214 - 216, ist ein Quadraturmodulator mit einem Rückkopplungspfad angegeben, welcher derart auf ein Korrektornetzwerk am Eingang des Modulators einwirkt, daß Phasenfehler sowie Offsetfehler der Sendeordnung durch entsprechende Vorverzerrung des Basisbandsignals kompensiert werden. Im Rückkopplungspfad, der an den Ausgang des Modulators angeschlossen ist, ist dabei jedoch ein Richtkoppler zum Auskoppeln des Hochfrequenz-Sendesignals, ein zusätzlicher Verstärker sowie ein nachgeschalteter Leistungsdetektor erforderlich, welche einen verhältnismäßig großen Chipflächenbedarf, eine zusätzliche, unerwünschte Stromaufnahme sowie höhere Kosten bei der Herstellung verursachen.

Aufgabe der vorliegenden Erfindung ist es, eine Sendeordnung, insbesondere für den Mobilfunk anzugeben, welche unter Beibehaltung einer für lineare Modulationsverfahren erforderlichen Träger- und Seitenbandunterdrückung mit geringem Aufwand realisierbar und für die Massenherstellung geeignet ist.

Erfindungsgemäß wird die Aufgabe gelöst durch eine Sendeordnung, insbesondere für den Mobilfunk, aufweisend

- einen Quadratur-Modulator mit einem Inphase- und Quadratureingang zum Zuführen eines komplexwertigen Nutzsignals, mit einem Lokaloszillatorsignaleingang zum Zuführen eines komplexwertigen Signals mit einer Trägerfrequenz und mit einem

Signalausgang, an dem ein modulierte Sendesignal bereitgestellt ist,

- eine digitale Signalverarbeitungseinheit, die mit dem Inphase- und Quadratureingang zum Zuführen des komplexwertigen Nutzsignals gekoppelt ist, und
- einen Rückkopplungspfad, der den Modulatorausgang mit der digitalen Signalverarbeitungseinheit mittels eines Analog/Digital-Wandlers koppelt, an dessen Ausgang die Einhüllende des modulierten Sendesignals bereitgestellt ist.

In der vorgeschlagenen, erfindungsgemäßen Sendeanordnung ist ein Rückkopplungspfad zwischen Ausgang des Quadraturmodulators und einer digitalen Signalverarbeitungseinheit vorgesehen, welche mit dem Eingang des Quadraturmodulators, beispielsweise über DA(Digital/Analog)-Wandler, gekoppelt ist. Im Rückkopplungspfad ist zur Gewinnung der Einhüllenden, der sogenannten Envelope, des modulierten Sendesignals ein Analog/Digital-Wandler vorgesehen. In der digitalen Signalverarbeitungseinheit ist gemäß dem vorgeschlagenen Prinzip ein Vorverzerrungsnetzwerk vorgesehen, welches die Phasenlage von Inphase- und Quadraturkomponente des komplexwertigen Nutzsignals zueinander und/oder die Amplitude von Inphase- oder Quadraturkomponente beispielsweise durch Addition eines digitalen Offsets zu einer der beiden Signalkomponenten, bewirkt. Während erstere eine Seitenbandunterdrückung gewährleistet, bewirkt letztere eine Trägerunterdrückung, jeweils auch bei Fehlanpassungen (englisch: Mismatch) der Bauteile im Sender.

Die vorgeschlagene Sendeanordnung ermöglicht bei besonders einfachem Aufbau ohne zusätzlichen Aufwand, denn ein Analog/Digital-Wandler ist im Rückkopplungspfad ohnehin vorzusehen, eine gute Träger- und Seitenbandunterdrückung und damit den Betrieb der Anordnung mit linearen Modulationsverfahren wie GSM EDGE.

Der AD-Wandler im Rückkopplungspfad ist bevorzugt für eine Unterabtastung des modulierten Sendesignals ausgelegt.

Unterabtastung bedeutet dabei, daß die Abtastfrequenz des AD-Wandlers geringer ist als die Trägerfrequenz des modulierten, hochfrequenten Sendesignals, jedoch gemäß dem Abtasttheorem
5 groß genug ist, um die Einhüllende des modulierten Sendesignals, demnach das Modulationssignal selbst oder ein hiervon abgeleitetes Signal, rückgewinnen zu können.

Gemäß einer alternativen, erfindungsgemäßen Sendeanordnung
10 ist im Rückkopplungspfad ein Abwärts-Frequenzumsetzer vorgesehen, der den Modulatorausgang mit der digitalen Signalverarbeitungseinheit koppelt.

Der Abwärtsmischer konvertiert das Modulator-Ausgangssignal
15 von der hochfrequenten Lage in eine niederfrequente Lage, beispielsweise in das Basisband.

Ein derart heruntergemischtes, vom modulierten Sendesignal abgeleitetes Signal kann beispielsweise über einen Tiefpaß-
20 filter und einen AD-Wandler zur Vorverzerrung der Inphase- und Quadraturkomponenten des Nutzsignals der digitalen Signalverarbeitungseinheit zugeführt werden.

Der Abwärtsmischer ersetzt einen Richtkoppler mit nachgeschaltetem Leistungsdetektor und ermöglicht eine Sendeanordnung mit besonders einfachem Aufbau, welche für die Massenerstellung geeignet ist.
25

Den beiden vorgestellten, alternativen Lösungen gemäß der
30 vorliegenden Erfindung ist gemeinsam, daß mit dem beschriebenen Abgleich durch Vorverzerrung sowohl fertigungsbedingte Fehlanpassungen und Bauteiltoleranzen kompensiert werden können, als auch Temperaturdrifts sowie Alterungserscheinungen der Bauteile kompensiert werden können. Bezüglich der Ausführung
35 des Rückkopplungspfades mit Richtkoppler, Verstärker und Leistungsdetektor bieten die vorliegenden Ausführungsformen

neben dem geringeren Aufwand zusätzlich einen höheren Dynamikbereich.

Der Abwärts-Frequenzumsetzer ist bevorzugt mit einem Lokaloszillatorsignal der gleichen Frequenz angesteuert, mit der auch der Quadraturmodulator angesteuert wird. Das heruntergemischte, rückgekoppelte, vom modulierten Sendesignal abgeleitete Signal liegt demnach auf der gleichen Frequenzebene, beispielsweise im Basisband, wie das zu sendende Nutzsignal am Eingang des Quadraturmodulators.

Hierfür können die Lokaloszillatoreingänge von Quadratur-Modulatoren und Frequenzabwärtsmischer über Frequenzteiler mit bevorzugt gleichem Teilverhältnis an einen gemeinsamen Oszillator, beispielsweise einen spannungsgesteuerten Oszillator, angeschlossen sein.

In einer weiteren, bevorzugten Ausführungsform der vorliegenden Erfindung umfaßt der Quadratur-Modulator zwei Gilbert-Multiplizierer, die ausgangsseitig über ein Summierglied miteinander verkoppelt sind.

Normalerweise erfordert ein Quadraturmodulator, der mit zwei Gilbert-Multiplizierern aufgebaut ist, eine enge Paarungstoleranz der verwendeten Mischerzellen. Aufgrund der mit der vorliegenden Anordnung ermöglichten Vorverzerrungsbeziehungsweise Abgleicheinrichtung können bei vorliegender Anordnung jedoch Fehlanpassungen in einfacher Weise vorkompensiert werden, so daß bei kostengünstiger Massenherstellung dennoch eine gute Träger- und Seitenbandunterdrückung gewährleistet ist.

In einer weiteren, bevorzugten Ausführungsform der vorliegenden Erfindung ist zwischen Rückkopplungspfad und Ausgang des Quadraturmodulators ein Bandpaßfilter angeschlossen.

In einer Sendeanordnung, insbesondere für den Mobilfunk, ist am Ausgang eines Modulators zur Kopplung an eine Sendeantenne üblicherweise ein Leistungsverstärker vorgesehen, dem ein Bandpaßfilter zur Bandbegrenzung des Sendesignals vorgeschaltet ist. Der Abgriff für den Rückkopplungspfad kann bevorzugt zwischen Bandpaßfilterausgang und Leistungsverstärkereingang angeschlossen sein.

10 In einer weiteren, bevorzugten Ausführungsform der vorliegenden Erfindung ist im Rückkopplungspfad ein Tiefpaßfilter vorgesehen, das dem Analog/Digital-Wandler vorgeschaltet ist.

15 In einer weiteren, bevorzugten Ausführungsform der vorliegenden Erfindung ist zur Kopplung von digitaler Signalverarbeitungseinheit und Quadraturmodulator sowohl in einem Inphase-zweig, als auch in einem Quadraturzweig zum Führen des komplexwertigen Nutzsignals jeweils ein Digital/Analog-Wandler mit nachgeschaltetem Tiefpaß-Filter vorgesehen.

20 In einer weiteren, bevorzugten Ausführungsform der vorliegenden Erfindung umfaßt die digitale Signalverarbeitungseinheit einen Speicher zum Ablegen von Vorverzerrungsinformationen, die in einem Einstellbetrieb in Abhängigkeit von der Einhüllenden ermittelt werden.

25 Der Einstellbetrieb kann beispielsweise gekennzeichnet sein durch Senden eines Testsignals, beispielsweise eines harmonischen Sinus-Signals, und Abgleich in der digitalen Signalverarbeitungseinheit durch Vorverzerren des Basisband-Nutzsignals zum einen durch Addieren eines Offsets zur Inphase- oder Quadraturkomponente und zum anderen durch Beeinflussen der Phasenverschiebung zwischen I- und Q-Signalen. Derart erfaßte Korrekturwerte zum einen für die Träger- und zum anderen für die Seitenbandunterdrückung, die in diesem Testsignalbetrieb ermittelt werden, können anschließend in einem Speicher der
35 digitalen Signalverarbeitungseinheit abgelegt werden und im

normalen Sendebetrieb zum Abgleich des Senders herangezogen werden.

5 Gemäß dem vorgeschlagenen Prinzip kann der beschriebene Abgleich durch Vorverzerrung beispielsweise bei der Produktion einmalig durchgeführt werden und/oder entweder in einem Testmodus beispielsweise beim Einschalten des Sendegerätes mit der vorgeschlagenen Sendeanordnung oder auch während des Normalbetriebs erfolgen. Damit können sowohl fertigungsbedingte, 10 als auch temperaturbedingte beziehungsweise alterungsbedingte Drift- und Paarungstoleranzeffekte ausgeglichen werden.

15 Weitere Einzelheiten der Erfindung sind Gegenstand der Unteransprüche.

Die Erfindung wird nachfolgend an mehreren Ausführungsbeispielen anhand der Zeichnungen näher erläutert.

Es zeigen:

20 Figur 1 anhand eines vereinfachten Blockschaltbildes ein erstes Ausführungsbeispiel der vorliegenden Erfindung,

25 Figur 2 anhand eines vereinfachten Blockschaltbildes ein weiteres Ausführungsbeispiel der vorliegenden Erfindung und

30 Figur 3 eine beispielhafte Anordnung eines Vorverzerrungsnetzwerkes für eine Sendeanordnung gemäß Figur 1 oder Figur 2.

Figur 1 zeigt einen Quadratur-Modulator 1 mit einem Inphase- und Quadratureingang zum Zuführen eines komplexwertigen Nutzsignals umfassend eine Inphase-Komponente I und eine Quadratur-Komponente Q. Weiterhin weist der Quadratur-Modulator 1 35 einen Lokaloszillatoreingang auf, der zum Zuführen eines kom-

plexwertigen Signals mit einer Trägerfrequenz über einen Durch-Vier-Frequenzteiler 4 an einen spannungsgesteuerten Oszillator 5 angeschlossen ist. Der Quadratur-Modulator umfaßt zwei Analogmultiplizierer 6 vom Gilbert-Typ, von denen einer mit dem Inphase-Eingang und ein weiterer mit dem Quadratur-Eingang des Quadraturmodulators gekoppelt ist und jeder der beiden Analogmultiplizierer 6 mit seinem Lokaloszillator-Eingang über den Frequenzteiler 4 an den spannungsgesteuerten Oszillator 5 angeschlossen ist. Die Ein- und Ausgänge der Multiplizierer 6 des Quadratur-Modulators 1 sind dabei jeweils zum Führen symmetrischer Signale ausgelegt. Die Ausgänge der beiden Analogmultiplizierer 6 sind mit je einem Eingang eines Summiergliedes 7 verbunden, dessen Ausgang den Signalausgang des Quadratur-Modulators 1 bildet, der ebenfalls symmetrisch ausgebildet ist zum Führen differentieller Signale. An den Ausgang des Summiergliedes 7 ist weiterhin in symmetrischer Schaltungstechnik ein Bandpaßfilter 8 zur Bandbegrenzung des hochfrequenten Sendesignals angeschlossen, dem ein Leistungsverstärker 9, englisch Power Amplifier, PA, nachgeschaltet ist. Der Leistungsverstärker 9 ist ausgangsseitig an eine Sendeantenne 10 angekoppelt. Weiterhin ist an den Ausgang des Bandpaßfilters 8 eine Rückkopplungsschleife 3 angeschlossen, welche ein Tiefpaßfilter 11 mit nachgeschaltetem Analog/Digital-Wandler 12 umfaßt und welche den Ausgang des Quadraturmodulators 1 mit der digitalen Signalverarbeitungseinheit 2, an die der Ausgang des AD-Wandlers 12 angeschlossen ist, koppelt. Der Eingang des Tiefpaßfilters 11 ist an den Ausgang des Bandpaßfilters 8 angeschlossen.

Die digitale Signalverarbeitungseinheit 2 stellt ausgangsseitig ein komplexwertiges Basisbandsignal, welches die zu sendenden Nutzdaten als Modulationssignal zur Verfügung stellt, zerlegt in eine Inphase- und eine Quadratur-Komponente I, Q bereit. Dieses Basisbandsignal wird, zerlegt in Inphase- und Quadraturzweig getrennt voneinander über je einen Digital/Analog-Wandler 13 mit nachgeschaltetem Tiefpaßfilter 14 den Nutzsignaleingängen des Quadraturmodulators 1 zugeführt.

Im normalen Sendebetrieb kann, beispielsweise aufgrund von zu großen Paarungstoleranzen (Mismatches) der Bauteile im Frequenzteiler des Quadraturmodulators 1, die Träger- und Seitenbandunterdrückung des Modulators 1 unzureichend sein beziehungsweise einen zu großen Phasenfehler im digital modulierten Sendesignal erzeugen. Dem wird bei vorliegendem Gegenstand dadurch entgegengewirkt, daß mit dem Rückkopplungszweig 3 eine vom derart rückgekoppelten Sendesignal abgeleitete Vorverzerrung in der digitalen Signalverarbeitungseinheit 2 in Phasenlagen und Amplituden der Signalkomponenten des Basisbandsignals bereitgestellt ist.

Hierfür ist der AD-Wandler 12 so ausgelegt, daß an seinem Ausgang die Einhüllende des Sendesignals bereitgestellt ist, das heißt, daß die Abtastrate des AD-Wandlers geringer ist als die Trägerfrequenz des Sendesignals, jedoch so ausgelegt ist, daß gemäß Abtasttheorem ein sicheres Erfassen des Modulationssignals, das heißt der Einhüllenden des Sendesignals, gewährleistet ist. Zur Verbesserung der Trägerunterdrückung kann der Modulator derart abgeglichen werden, daß in der digitalen Signalverarbeitungseinheit 2 die Amplitude der Inphase- oder der Quadraturkomponente I, Q des Basisband-Nutzsignals in der digitalen Signalverarbeitungseinheit 2, beispielsweise durch Addieren eines Gleichspannungsoffsets zu einer der Signalkomponenten, verändert wird. Mit vorliegender Anordnung kann alternativ oder zusätzlich die Seitenbandunterdrückung ebenfalls durch eine Vorverzerrung in der digitalen Signalverarbeitungseinheit reduziert werden. Hierdurch wird bei einem Abgleich des Mobilfunksenders die Phasenverschiebung zwischen Inphase- und Quadraturkomponente entsprechend beeinflußt und das Seitenband dadurch unterdrückt.

Ein automatischer Abgleich der Sendeanordnung gemäß der Figur 1 kann beispielsweise in einer Test-Betriebsart erfolgen. Dabei wird über die DA-Wandler 13 ein unmoduliertes Sinus-Testsignal ausgegeben und mit dem Modulator 1 auf die Sende-

Frequenz hochgemischt. Das gesendete Testsignal wird mit Hilfe des AD-Wandlers 12 abgetastet und es werden die Amplituden des Trägers und des Seitenbandes ermittelt. Durch die Addition eines digitalen Offsets zu der Amplitude des Inphase- oder des Quadratursignals können die analogen Offsetspannungen des Modulators ausgeregelt und somit die Trägerfrequenz unterdrückt werden. Durch Beeinflussen der Phasenverschiebung zwischen I- und Q-Komponente des Nutzsignals kann ein Phasenmismatch der ebenfalls um 90° verschobenen Trägersignale ausgeregelt und somit das Seitenband unterdrückt werden. Die im Test-Betrieb ermittelten Werte werden anschließend in der digitalen Signalverarbeitungseinheit 2 gespeichert, um für den Sende-Normalbetrieb mit modulierten Basisbandsignalen bereitzustehen.

Die vorliegende Sendeanordnung ermöglicht eine ausreichend gute Träger- und Seitenbandunterdrückung auch bei den in Massenherstellungsverfahren üblicherweise auftretenden Paarungstoleranzen und Fehlanpassungen. Mit vorliegender Anordnung ist demnach der Betrieb mit linearen Modulationsverfahren, wie beispielsweise im Mobilfunkstandard GSM EDGE vorgesehen, möglich, welche die in Mobilfunkkanälen vorhandene Bandbreite besser ausnutzen und somit für bandbreitenintensive Mobilfunkanwendungen, wie beispielsweise Videoübertragung, Internet et cetera geeignet sind. Aufgrund der geringeren Anforderungen an die Paarungstoleranzen der verwendeten Bauelemente können bei vorliegender Sendeanordnung mit der beschriebenen Abgleichschaltung kleinere Transistoren und Widerstände, beispielsweise in 120nm CMOS (Complementary Metal Oxide Semiconductor)-Technik eingesetzt und damit Chipfläche gespart werden, weil die Offsetspannungen, die hier ausgeregelt werden können, von der Fehlanpassung der Bauteile und damit von deren Größe abhängen. Die hohe Trägerunterdrückung, die für GSM EDGE notwendig ist, kann durch den Modulatorabgleich, wie beschrieben, erzielt werden.

Figur 2 zeigt eine alternative Ausführungsform eines erfindungsgemäßen Mobilfunksenders. Dieser entspricht in Aufbau und Funktion weitgehend dem Sender von Figur 1 und unterscheidet sich von diesem lediglich im Aufbau des Rückkopplungspfad 3.

Anstelle des im AD-Wandler 12 gemäß Figur 1 vorgesehenen Unter-Abtastens zum Gewinnen der Einhüllenden des Sendesignals, ist bei der Sendeanordnung gemäß Figur 2 ein zusätzlicher Abwärtsmischer 15 im Rückkopplungspfad 3 vorgesehen, der mit einem ersten Signaleingang an den Ausgang des Bandpaßfilters 8 angeschlossen ist. An den Ausgang des Abwärtsmischers 15 ist ein Tiefpaßfilter 11' mit nachgeschaltetem AD-Wandler 12', welche an die nunmehr tiefere Frequenzebene angepasst sind, angeschlossen. Der Abwärtsmischer 15 ist mit einem zweiten, dem Lokaloszillator-Eingang, über einen Frequenzteiler 16, der das gleiche Teilerverhältnis wie der Frequenzteiler 4 des Quadraturmodulators 1 aufweist, an den spannungsgesteuerten Oszillator 5 des Quadraturmodulators 1 angeschlossen. Hierdurch ist am Ausgang des Frequenzmischers 15 die Einhüllende des Sendesignals im Basisband bereitgestellt.

In alternativen Ausführungsformen könnte der Abwärtsmischer 15 auch von einem zusätzlichen Oszillator angesteuert sein.

In alternativen Ausführungsformen könnte der Frequenzteiler 16 ein anderes Teilerverhältnis als der Frequenzteiler 4 haben.

Auch eine Kombination aus den in Figuren 1 und 2 dargestellten Rückkopplungspfaden läge im Rahmen der vorliegenden Erfindung, derart, daß beispielsweise der Abwärtsmischer 15 nicht ins Basisband, sondern in eine Zwischenfrequenzebene heruntermischt und der AD-Wandler 12' eine entsprechende Unterabtastung vornimmt.

Figur 3 schließlich zeigt ein Ausführungsbeispiel für eine Vorverzerrungsschaltung, wie sie in den digitalen Signalverarbeitungseinheiten 2 gemäß Figuren 1 und 2 implementiert sein kann. Dabei ist der Rückkopplungspfad 3 zum einen mit Amplituden-Korrekturgliedern 17, 18 und zum anderen mit einem nachgeschaltetem Phasenkorrekturnetzwerk 19 jeweils an einem Steuereingang gekoppelt. Beispielsweise durch Addieren eines Offsetwertes zu Inphase- oder Quadraturkomponente eines digitalen Modulationssignals im Basisband I' , Q' mittels des entsprechenden Amplitudenkorrekturbausteins 17, 18 ist durch derartige Vorverzerrung die gewünschte Trägerunterdrückung erzielbar. Das nachgeschaltete Phasenkorrekturnetzwerk 19, welches an die Ausgänge der Amplitudenkorrekturnetzwerke 17, 18 angeschlossen ist, beeinflusst den Phasenunterschied zwischen Inphase- und Quadraturkomponente des komplexwertigen Nutzsignals im Basisband zur Verbesserung der Seitenbandunterdrückung im Quadraturmodulator 1. Ausgangsseitig am Phasenkorrekturnetzwerk 19 sind die am Ausgang der digitalen Signalverarbeitungseinheit 2 bereitgestellten Inphase- und Quadraturkomponenten I , Q vorverzerrt bereitgestellt, derart, daß am Ausgang der Sendeanordnung gemäß Figur 1 oder 2 ein Sendesignal mit guter Träger- und Seitenbandunterdrückung bereitgestellt ist.

Bezugszeichenliste

| | | |
|----|----|---------------------------------|
| | 1 | Quadratur-Modulator |
| | 2 | Digitale Signalverarbeitung |
| 5 | 3 | Rückkopplungspfad |
| | 4 | Frequenzteiler |
| | 5 | Spannungsgesteuerter Oszillator |
| | 6 | Analogmischer |
| | 7 | Summierglied |
| 10 | 8 | Bandpaßfilter |
| | 9 | Leistungsverstärker |
| | 10 | Antenne |
| | 11 | Tiefpaßfilter |
| | 12 | AD-Wandler |
| 15 | 13 | DA-Wandler |
| | 14 | Tiefpaßfilter |
| | 15 | Abwärtsmischer |
| | 16 | Frequenzteiler |
| | 17 | Amplitudenkorrektur |
| 20 | 18 | Amplitudenkorrektur |
| | 19 | Phasenkorrektur |
| | I | Inphase-Komponente |
| | Q | Quadratur-Komponente |

Patentansprüche

1. Sendeanordnung, insbesondere für den Mobilfunk, aufweisend
 - 5 - einen Quadratur-Modulator (1) mit einem Inphase- und Quadratureingang zum Zuführen eines komplexwertigen Nutzsigs-
nals (I, Q), mit einem Lokalszillatorsignaleingang zum Zu-
führen eines komplexwertigen Signals mit einer Trägerfre-
quenz und mit einem Signalausgang, an dem ein modulierte
Sendesignal bereitgestellt ist,
 - 10 - eine digitale Signalverarbeitungseinheit (2), die mit dem
Inphase- und Quadratureingang zum Zuführen des komplexwer-
tigen Nutzsigs (I, Q) gekoppelt ist, und
 - einen Rückkopplungspfad (3), der den Signalausgang des Qua-
dratur-Modulators (1) mit der digitalen Signalverarbei-
15 tungseinheit (2) mittels eines Analog/Digital-Wandlers (12)
koppelt, an dessen Ausgang die Einhüllende des modulierten
Sendesignals bereitgestellt ist.
2. Sendeanordnung nach Anspruch 1,
20 d a d u r c h g e k e n n z e i c h n e t, daß
der Analog/Digital-Wandler (12) im Rückkopplungspfad (3) für
eine Unterabtastung des modulierten Sendesignals ausgelegt
ist.
3. Sendeanordnung, insbesondere für den Mobilfunk, aufweisend
 - 25 - einen Quadratur-Modulator (1) mit einem Inphase- und Qua-
dratureingang zum Zuführen eines komplexwertigen Nutzsigs-
nals (I, Q), mit einem Lokalszillatorsignaleingang zum Zu-
führen eines komplexwertigen Signals mit einer Trägerfre-
30 quenz und mit einem Signalausgang, an dem ein modulierte
Sendesignal bereitgestellt ist,
 - eine digitale Signalverarbeitungseinheit (2), die mit dem
Inphase- und Quadratureingang zum Zuführen des komplexwer-
tigen Nutzsigs gekoppelt ist, und
 - 35 - einen Rückkopplungspfad (3), der den Signalausgang des Qua-
dratur-Modulators (1) mit der digitalen Signalverarbei-

tungseinheit (2) mittels eines Abwärts-Frequenzumsetzers (15) koppelt.

4. Sendeanordnung nach Anspruch 3,

5 d a d u r c h g e k e n n z e i c h n e t, daß
ein Oszillator (5) vorgesehen ist, der über je einen Frequenzteiler (4, 16) zum einen mit dem Lokaloszillator-Signaleingang des Quadratur-Modulators (1) und zum anderen mit einem Lokaloszillator-Signaleingang des Abwärts-Frequenz-
10 mischers (15) gekoppelt ist.

5. Sendeanordnung nach einem der Ansprüche 1 bis 4,

d a d u r c h g e k e n n z e i c h n e t, daß
der Quadratur-Modulator (1) zwei Gilbert-Multiplizierer (6)
15 umfaßt, von denen einem ersten eingangsseitig die Inphase-Komponente (I) und einem zweiten eingangsseitig die Quadratur-Komponente (Q) des komplexwertigen Nutzsymbols zuführbar ist, und die ausgangsseitig über ein Summierglied (7) miteinander verkoppelt sind.

20

6. Sendeanordnung nach einem der Ansprüche 1 bis 5,
d a d u r c h g e k e n n z e i c h n e t, daß
zwischen Rückkopplungspfad (3) und Ausgang des Quadratur-Modulators (1) ein Bandpaß-Filter (8) angeschlossen ist.

25

7. Sendeanordnung nach einem der Ansprüche 1 bis 6,
d a d u r c h g e k e n n z e i c h n e t, daß
im Rückkopplungs-Pfad (3) ein Tiefpaß-Filter (11) vorgesehen ist, das dem Analog/Digital-Wandler (12) vorgeschaltet ist.

30

8. Sendeanordnung nach einem der Ansprüche 1 bis 7,
d a d u r c h g e k e n n z e i c h n e t, daß
zur Kopplung von digitaler Signalverarbeitungseinheit (2) und Quadratur-Modulator (1) sowohl in einem Inphase- als auch in
35 einem Quadraturzweig je ein Digital/Analog-Wandler (13) mit nachgeschaltetem Tiefpaß-Filter (14) vorgesehen ist.

9. Sendeanordnung nach einem der Ansprüche 1 bis 8,
dadurch gekennzeichnet, daß
die digitale Signalverarbeitungseinheit (2) Mittel zum Beein-
flussen von Amplituden- und Phasenlage (17, 18, 19) des kom-
plexwertigen Nutzsignals (I, Q) in Abhängigkeit von der Ein-
hüllenden des Sendesignals aufweist, die vom Rückkopplungs-
Pfad (3) bereitgestellt wird.

10. Sendeanordnung nach einem der Ansprüche 1 bis 9,
dadurch gekennzeichnet, daß
die digitale Signalverarbeitungseinheit (2) einen Speicher
zum Ablegen von Vorverzerrungsinformationen umfaßt, die in
einem Einstellbetrieb in Abhängigkeit von der Einhüllenden
des Sendesignals ermittelt werden.

Zusammenfassung

Sendeanordnung, insbesondere für den Mobilfunk

5 Es ist eine Sendeanordnung, insbesondere für den Mobilfunk,
angegeben, welche einen Quadraturmodulator (1) mit einer vor-
geschalteten, digitalen Signalverarbeitungseinheit (2) auf-
weist. Zur Unterdrückung von Seitenband und Trägerfrequenz,
welche aufgrund von zu großen Paarungstoleranzen der verwen-
10 deten Bauteile auftreten können, ist bei vorliegender Anord-
nung ein Rückkopplungspfad (3) vorgesehen, der den Modula-
torausgang mit der digitalen Signalverarbeitung (2) koppelt
und am Eingang der digitalen Signalverarbeitung (2) die Ein-
hüllende des Sendesignals zur Bereitstellung einer Vorverzer-
15 rung in der digitalen Signalverarbeitung (2) vorsieht. Gemäß
dem vorgeschlagenen Prinzip kann das Bereitstellen der Ein-
hüllenden entweder mittels eines AD-Wandlers (12), bevorzugt
mit Unterabtastung, oder mittels eines Abwärtsmischers (15),
jeweils im Rückkopplungspfad (3), erfolgen.

20

Figur 1

Fig. 1

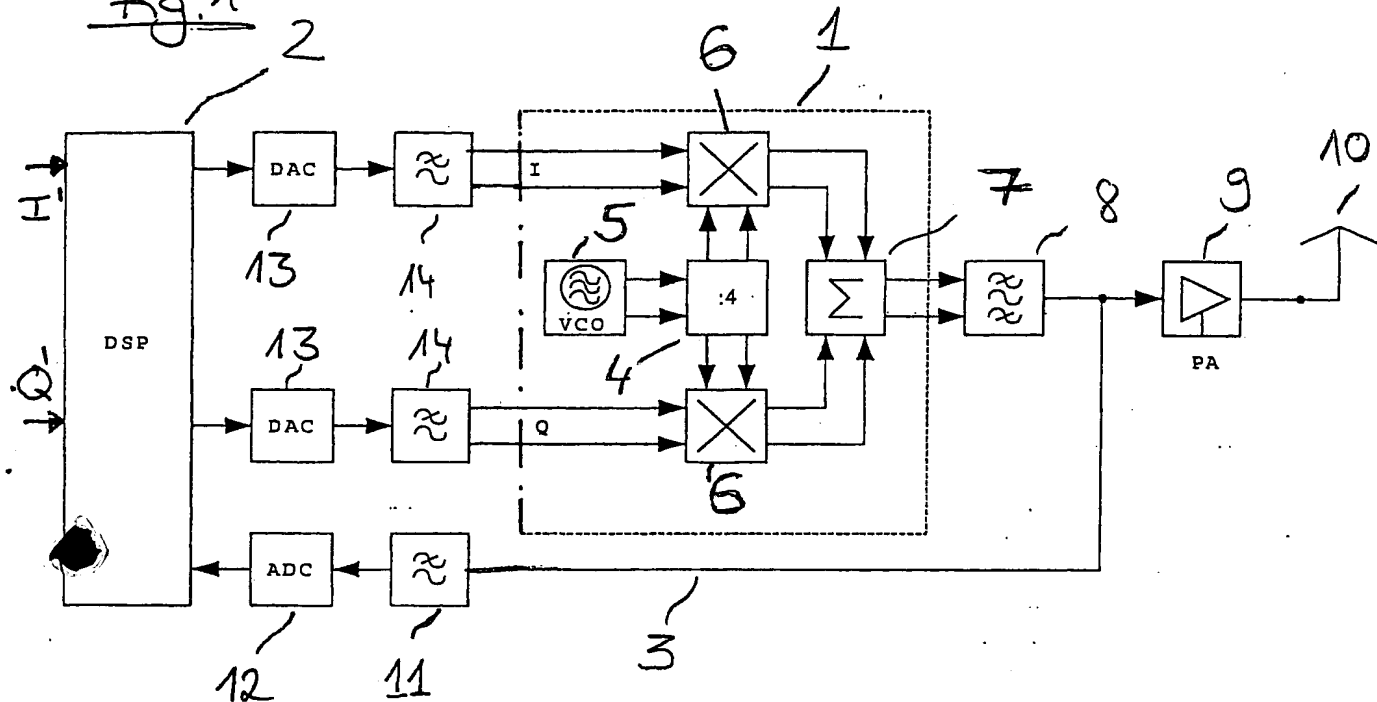


Fig. 2

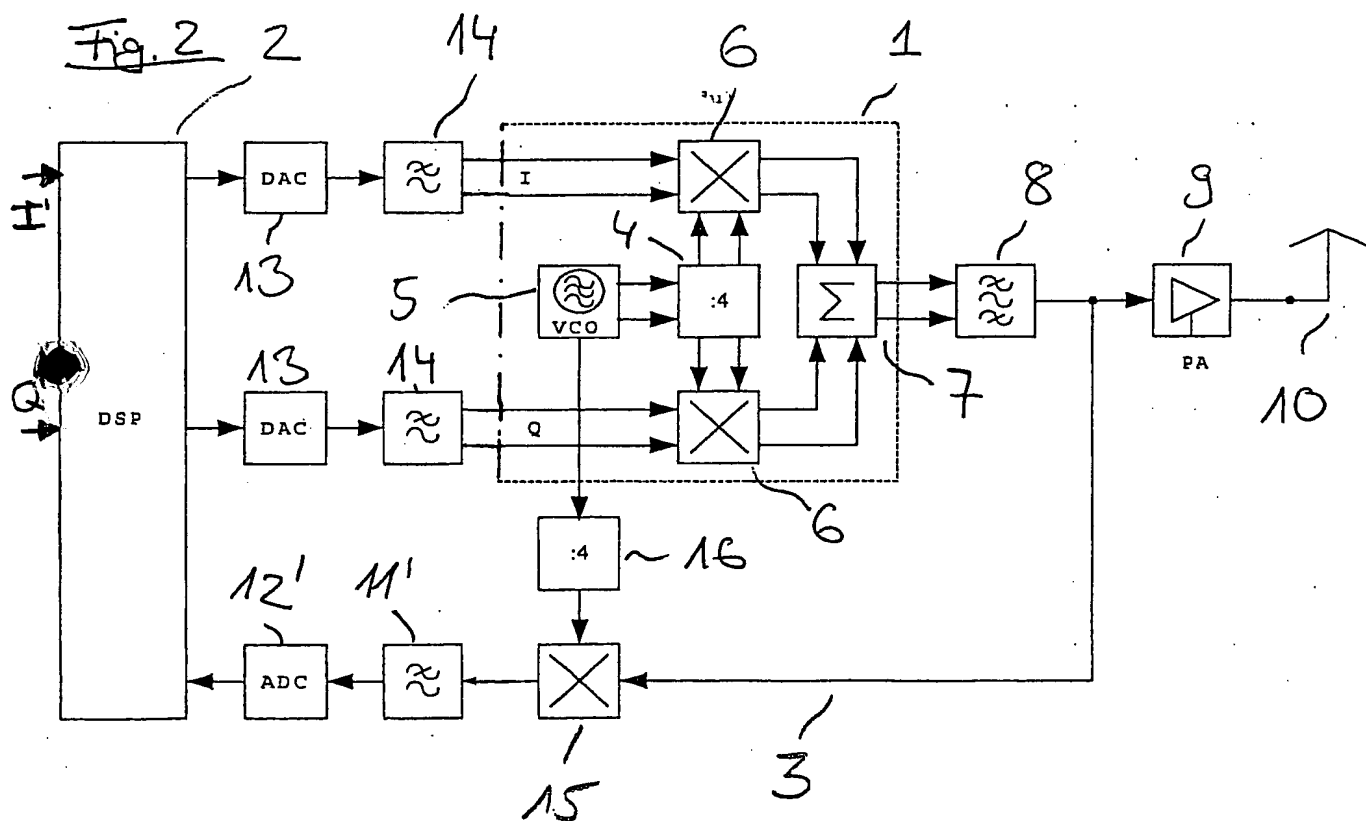


Fig. 3

